

第13回 パルテノン講習会

LSI 設計セミナーのご案内

論理LSIの集積度は大規模化の一途をたどり、開発には膨大な時間と工数が掛るようになってきました。このため論理LSIの設計手法は従来の論理図(スマティック)からハードウェア記述言語へと移行してきています。

本講習会では、我国(NTT)で開発されたハードウェア記述言語SFLとその処理系であるsfl2v1と*PARTHENON*(パルテノン)を用いて、簡単な回路を題材に演習を行いLSI設計に対する理解を深めていただきます。

PARTHENON は動作記述言語・会話型シミュレータ・論理合成プログラムの要素技術を三位一体としたULSI開発システムであり、従来に比べ設計工数は1/5~1/50に大幅に低減し、開発期間を1/2から1/10に短縮する事を可能とした画期的なシステムです。その開発・研究成果に対して1992年に大河内賞を受賞し、さらに1994年には科学技術庁長官賞を受賞し、さらに2000年には電子情報通信学会業績賞を受賞しました。NTTをはじめとして多くの企業・大学等で*PARTHENON*が使用され実績を挙げています。

パルテノン研究会主催の*PARTHENON* 講習会は第13回を迎えます。是非この機会にSFL言語を習得して戴きたくご案内致します。

講習内容

PARTHENON の概要、基礎演習

SFL を利用した設計事例演習

SFL の理解を深めるための講演

講習期日 : 2005年8月17日(水)13:30~19日(金)12:30

会場 : 明治大学理工学部 (生田キャンパス)

主催 ; 特定非営利活動法人 パルテノン研究会

協力 ; 明治大学 理工学部情報科学科

第 13 回パルテノン講習会《カリキュラム》

月 日	時 間	種 別	内 容
第一日 8月17日 (水)	13:30 ~ 13:40	開 会	実行委員長挨拶 パルテノン研究会 理事 / 井口幸洋
	13:40 ~ 14:40	講 習	S F LならびにPARTHENONの概要 講師：名古屋 彰 / NTT 未来ねっと研究所 メディアイノベーション研究部 主幹研究員
	14:50 ~ 16:20	講 習	S F L基礎演習 講師：泉 知論 / 立命館大学 助教授
	16:30 ~ 18:30	講 演	詳細未定
	18:30 ~ 20:00		挨拶 / 中村行宏 ; 京都大学大学院 教授 (パルテノン研究会運営委員長) 懇親会 (明治大学内)
第二日 8月18日 (木)	09:30 ~ 11:00	演 習	S F LによるF P G A合成演習 (1) 講師：北道淳司 / 会津大学 助教授
	11:10 ~ 12:30	演 習	S F LによるF P G A合成演習 (2) 講師：北道淳司 / 会津大学 助教授
	12:30 ~ 13:30	昼食	
	13:30 ~ 15:00	演 習	PARTHENONによる論理合成演習 講師：清水尚彦 / 東海大学 教授
	15:10 ~ 17:40	演 習	C P U設計演習 (1)、ミニコンテスト 講師：清水尚彦 / 東海大学 教授
第三日 8月19日 (金)	09:30 ~ 11:00	演 習	C P U設計演習 (2)、ミニコンテスト 講師：清水尚彦 / 東海大学 教授
	11:10 ~ 12:30		ミニコンテスト表彰、グループ発表
	12:30 ~ 12:40	閉 会	閉会式

* 本カリキュラムは都合により多少変更する事がありますのでご了承ください

【PARTHENON ホームページも参考にしてください】

<http://www-lab09.kuee.kyoto-u.ac.jp/parthenon/>

受講申込要領

受講料

学 生	: 5,000円
パルテノン研究会会員	: 5,000円
一般・非会員	: 8,000円

(受講料には懇親会費を含みます)

定員 : 50名

申込締切 : 平成 17 年 8 月 10 日
但し、定員になり次第締切らせていただきます

申込方法 E-Mail、FAX で下記宛てに申し込んでください
(尚、欠席されても受講料はお返ししません)

〒198-0045 東京都青梅市仲町 3 1 9 MAC 青梅コート 4 0 2 号
NPO 法人 パルテノン研究会
TEL (0 4 2 8 - 2 4 - 8 5 2 4)
FAX (0 4 2 8 - 2 4 - 7 9 0 5)
E-Mail nakai77@m2.ocv.ne.jp

支払方法 下記の銀行口座に受講前に振込んでください
(振込み手数料をご負担下さい)

銀行名 : 住友銀行 荏原支店 (店番号 2 3 8)
口座 : (普通) 7 0 8 6 2 7
口座名 : パルテノン研究会

* 参加証は発行しませんので、ご了承ください

《 受講対象者 》

高等教育機関 (大学、工業高等専門学校) の職員、学生および大学院生
民間および公立研究機関の研究者
民間企業の技術者

但し、受講者は下記の知識を有する事とさせていただきます

- 、論理回路設計に関する基礎知識
- 、Unix ライク OS の基本的な操作方法

会場のご案内

会 場：明治大学 理工学部（生田キャンパス）
第2校舎6号館3階 6308室

キャンパスガイド：<http://www.meiji.ac.jp/campus/guide.html>

* 生田駅周辺には適当な宿泊施設がありません。町田駅辺りを Web 確認ください。

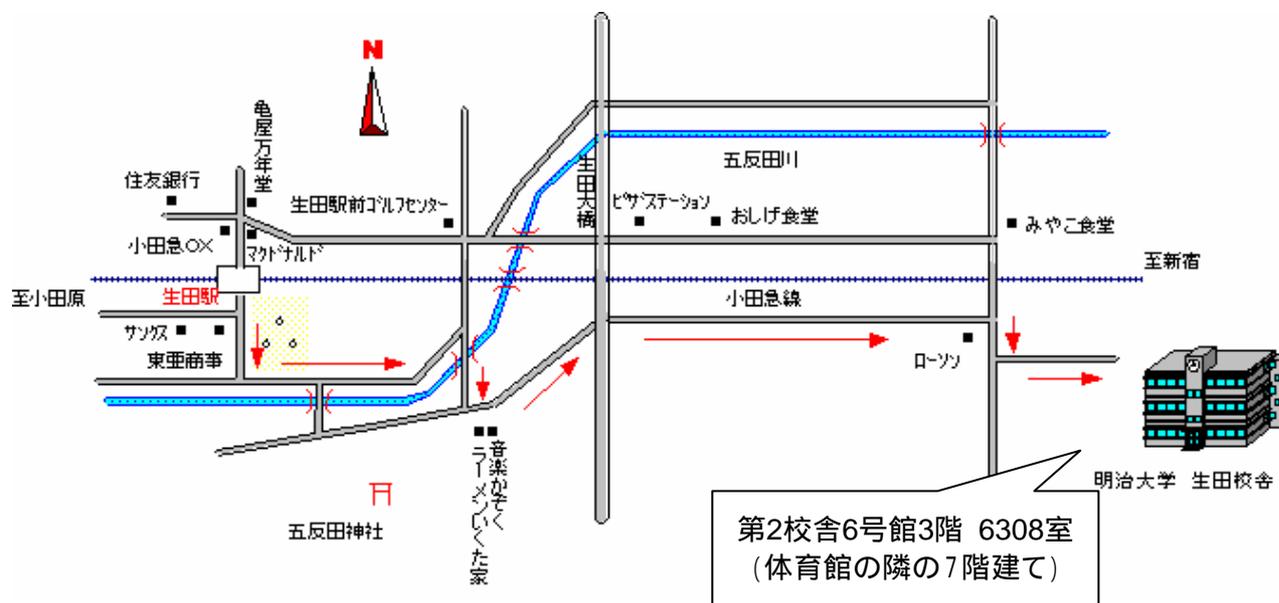
所在地：川崎市多摩区東三田 1-1-1

交 通： 新宿から小田急線
JR 南武線登戸駅 乗換え 小田急線
「生田駅」南口下車 徒歩 10 分

案内図：（生田キャンパス）

小田急線「生田駅」からの徒歩経路

キャンパスマップ：<http://www.meiji.ac.jp/icampus/guide/ikuta.html>



お問い合わせ先

NPO 法人 パルテノン研究会 事務局

〒198-0045 東京都青梅市仲町 3 1 9

MAC 青梅コート 402号

Phone 0428-24-8524 Fax 0428-24-7905

nakai77@m2.ocv.ne.jp